反射型フォトセンサ

Photo Reflector







概要 Description

KR5470 は、小型トランジスタ出力の反射型フォトインタラプタです。

Model KR5470 consist of an Infrared LED and a Photo transistor.

特長 Feature

- ・ 小型パッケージ
- ・面実装対応タイプ
- ・ 焦点距離:3mm
- ・ 可視光カットタイプ
- · Compact Size
- · Surface Mount Type(SMT),reflow soldering
- Optimal Sensing Distance:3mm
- · Visible light cut resin to prevent

用途 Application

- ・ 対象物の有無あるいは動きの検出
- ・ 例:プリンタ、光ストレージ機器
- · Detection of object presence or motion
- · Example:printer,optical storage

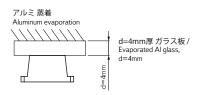
KR5470 Dimension(Unit:mm) (8.0) Detector center Emitter center Optical center 2 (2.7) (0.25) (0.25)(1) (0.93) <DEAGRAM>----Top view 4 Anode Collector ② ③ Cathode ※ 指示無き寸法公差は下記の通りとする General tolerance unless otherwise less than 5.0 ±0.2 5.0 to less than 15.0 ±0.3 15.0 or over ±0.5 () 内寸法は参考値とする () value means for reference only

最大定格 Maximum Ratings [Ta=25℃ **]

				Symbol	Rating	Unit				
	順	順電				流	Forward Current	lF	50	mA
入 力 Input	逆電				圧	Reverse Voltage	VR	6	V	
	許	2	3	損		失	Power Dissipation	PD	75	mW
	コレ	<i>י</i> クタ	· I	ミッ	夕間電	電圧	Collector-Emitter Voltage	VCEO	35	V
出力	ΙΞ	エミッタ・コレクタ問題			夕間電	電圧	Emitter-Collector Voltage	VECO	6	V
Output		レ	ク	9	電	流	Collector Current	lc	20	mA
		レ	2	9	損	失	Collector Power Dissipation	Pc	75	mW
全 言	許容損失		失	Total power dissipation	Ptot	100	mW			
動	作温度		度	Operating Temperature	Topr	-25 ∼ +85	$^{\circ}$			
保	存温度		度	Storage Temperature	Tstg	-40 ∼ +100	$^{\circ}$			
半 E	日 付		温		度	Soldering Temperature ** 1	Tsol	260	$^{\circ}$	

Fig.1 光電流測定配置図

Test Condition and Arrangement for Collector Current



- ※ 1. For 5s or less※ 2. 反射物無し
- ※ 2. 反射物無し
- ※ 1. For 5s or less
- ※ 2. Without reflective object.

電気的光学的特性 Electro-Optical Characteristics (KR5470)

[Ta=25°C **]

		lten	n		Symbol	Condition	min.	typ.	max.	Unit	
入力	順 電		王 Forward Voltage		VF	IF=20mA	_	1.2	1.4	V	
Input	逆 電		流 Reve	rse Current	lr	VR=6V	_	ı	10	μA	
出 力 Output	祖 電 流 Collector Dark Current				ICEO	Vce=20V	_	1	100	nA	
	光 電		流 Collector Current		Ic	IF=4mA,VCE=2V Fig.1	60	-	410	μА	
伝達特性 Transfer	漏れ	電	流 Leak	Current # 2	ILEAK	IF=4mA,VCE=2V	_	_	700	nΑ	
characteristics		芯 答 時 間 上昇 Rise Time Response Time 下降 Fall Time		Rise Time	tr	VcE=2V, Ic=100μA	_	20	100	116	
	Response Tir			Fall Time	tf	RL=1k Ω , d=4mm	_	20	100	μs	

^{**:} Ta=25℃ unless otherwise noted



定格・特性曲線

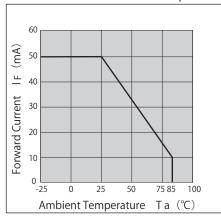
最大定格を超えないようにご使用ください ※注意

Characteristics

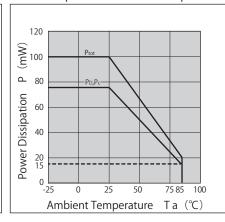
Note: Operation never exceeds each value of Maximum Ratings.

順電流低減曲線

Forward Current vs. Ambient Temperature Power Dissipation vs. Ambient Temperature

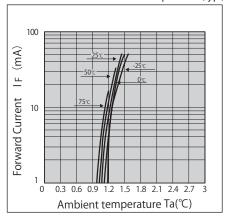


許容損失低減曲線



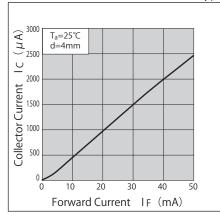
順電流ー順電圧特性(代表例)

Forward Current vs. Ambient temperature(typ.)



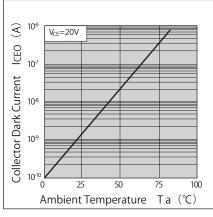
光電流 - 順電流特性 (代表例)

Collector Current vs. Forward Current(typ.)



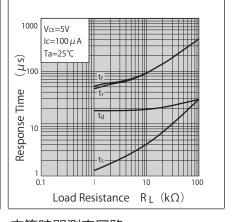
暗電流一周囲温度特性(代表例)

Collector Dark Current vs. Ambient Temperature(typ.)

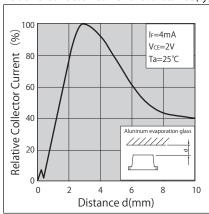


応答時間-負荷抵抗特性(代表例)

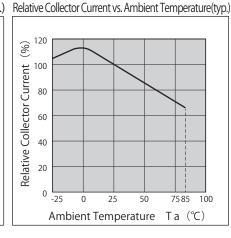
Response Time vs. Load Resistance(typ.)



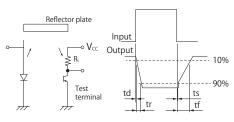
相対光電流-距離特性(代表例) Relative Collector Current vs. Distance(typ.)



相対光電流-周囲温度特性(代表例)



応答時間測定回路 Test Circuit for Response Time

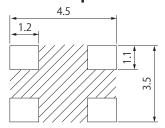


- ・カスタマイズも承ります。お気軽にお問合せください
- ・この仕様は改良のため予告なく変更する場合があります
- · A Customized design available on request.
- · Specifications are subject to change without notice.

お問合せ先:新光電子株式会社 for inquiry: Shinkoh Electronics Co., Ltd.



●推奨ランドパターン/Recommanded pattern



(単位/Unit:mm)

寸法公差 ±0.1/measure tolerance: ±0.1

【/// 部はショートの原因になる恐れがありますので、パターン配線しないでください。

area: Please do not apply the pattern wiring to avoid the possibility of short circuit.

はんだ量について、製品パッケージと基板間にある端子配線パターンまではんだのなじみがあると信頼性低下となりますので、はんだのなじみ範囲は製品 端子側面部までとなるように検討の上、はんだ量を設定ください。

Regarding amount of solder, if there is solder leakage in terminal wiring pattern between PCB and housing main body, the reliability will be deteriorated.

Please check the proper amount of solder in advance not to have solder leakage into terminal wiring pattern between PCB and housing main body.

■取り扱い上の注意/Manufacturing Guidelines

●保管および開封後の処理/Storage and management after open

保管条件/Storage condition

正規包装状態(防湿包装)で、温度:5~30℃ 湿度:70%RH以下

Storage temp.: 5 to 30°C, Storage humidity: 70%RH or less at regular packaging.

防湿包装開封時の注意事項/Treatment after opening the moisture-proof package

開封後は温度5~25℃、湿度60%RH以下の条件下で2日以内に実装処理願います。

開封後長期間の保管が必要な場合は、ドライボックスを使用するか、市販のシーラー等により乾燥剤とともに防湿包装内に再密封し、温度5~30℃、 湿度70%RH以下の環境に保管し、2週間以内に実装処理ください。

After opening, you should mount the products while keeping them on the condition of 5 to 25°C and 60%RH or less in humidity within 2 days. After opening the bag once even if the prolonged storage is necessary, you should mount the products within two weeks.

And when you store the rest of products you should put into a DRY BOX. Otherwise after the rest of products and silicagel are sealed up again, you should keep them under the condition of 5 to 30°C and 70%RH or less in humidity.

実装前のベーキング(乾燥)処理/Baking before mounting

上記の処理が実施できなかった場合は、ベーキング処理を行うことにより実装を行うことが出来ます。 但しベーキング処理は1回までにて使用してください。

When the above-mentioned storage method could not be executed, please process the baking treatment before mounting the products. However the baking treatment is permitted within one time.

推奨条件:125℃、16~24時間

Recommended condition: 125°C, 16 to 24 hours

※ベーキング処理を行う場合は、製品が包装されたままでは行えません。製品を基板に仮止めした状態か、又は、金属トレイに移し替えて行ってくさだい。

*Do not process the baking treatment with the product wrapped. When the baking treatment processing, you should move the products to a metallic tray or fix temporarily the products to substrate.

- ・カスタマイズも承ります。お気軽にお問合せください・この仕様は改良のため予告なく変更する場合があります
- · A Customized design available on request.
- · Specifications are subject to change without notice.

お問合せ先:新光電子株式会社 for inquiry: Shinkoh Electronics Co., Ltd.

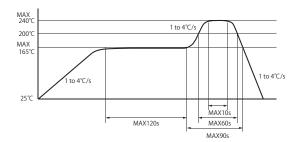


●はんだ付け/Soldering Method

リフローはんだ付け/Reflow Soldering

リフローはんだ付けの場合は次に示す温度プロファイル以下の温度、時間で1回に限り行ってください。

Reflow soldering should follow the temperature profile shown below. Soldering should not exceed the curve of temperature profile and time. Please solder within one time.



その他の注意事項/Other notice

はんだ付け時およびはんだ付け直後は、パッケージとリードピンに熱的・機械的な外力が加わらない様、注意願います。 なお、実装条件(はんだ、フラックス、温度、時間など)によっては想定外の事象が生じる場合がありますので、実機にて確認のうえご利用ください。

Please take care not to let any external force exert on lead pins.

Please test the soldering method in actual condition and make sure the soldering works fine, since the impact on the junction between the device and PCB varies depending on the cooling and soldering conditions.

■包装仕様/Package specification

●テーピング包装/Tape and Reel package

包装材料/Package materials

リール: PS製/Reel: PS

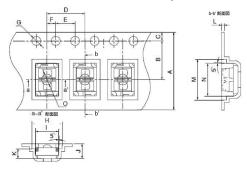
包装方法/Package method

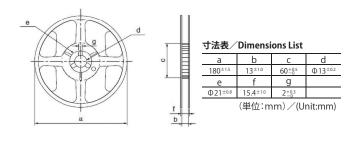
部品封入後(1 000個/リール)のリールをアルミラミネート袋に入れ、封じた後、外装ケースに入れる(5 袋/ケース)。

1000 pcs of products shall be packaged in a reel. One reed is endased in aluminum laminated bag. After sealing up the bag, it encased in one case (5 bags/case).

キャリアテープ構造及び寸法/Carrier tape structure and Dimensions

リール構造及び寸法/Reel structure and Dimensions





寸法表/Dimensions List

(単位:mm)/(Unit:mm)

Α	В	C	D	Е	F	G	Η
12 ^{±0.3}	5.5 ^{±0.05}	1.75 ^{±0.1}	8 ^{±0.1}	4 ^{±0.1}	2 ^{±0.1}	Ф1.55 ^{±0.05}	5.2 ^{±0.1}
- 1	J	K	L	М	N	0	
3.2+0.2	2.2 ^{±0.1}	1.2 ^{±0.1}	0.3 ^{±0.05}	6.3 ^{±0.1}	4.2+0.2	Ф1.6 ^{±0.1}	

保管方法/Storage method

保管は下記の条件にて行ってください。 Storage conditions should follow the condition shown below.

保管温度:5~30℃/Storage temperature:5 to 30℃ 湿度:70%RH以下/Storage hunidity:70%RH or less

部品封入方向/Direction of product insertion



(員数:1000個/リール)/(Packing:1000pcs/reel)

- ・カスタマイズも承ります。お気軽にお問合せください・この仕様は改良のため予告なく変更する場合があります
- · A Customized design available on request.
- · Specifications are subject to change without notice.

お問合せ先:新光電子株式会社 for inquiry: Shinkoh Electronics Co., Ltd.

